印日本国特許庁(JP)

①特許出願公告

報(B2) 許 公 ② 特

平1-24448

Mint Cl.

識別記号

庁内整理番号

20℃公告 平成1年(1989)5月11日

H 03 H 7/01

A-7328-5J

発明の数 1 (全2頁)

ノイズフィルタ

> 顧 昭58-47127 即特

69公 開 昭59-172822

昭58(1983)3月23日 æ#.

❸昭59(1984)9月29日

仓発 明 老 古 田

神奈川県横浜市戸塚区戸塚町216番地 株式会社日立製作 所戸塚工場内

⑪出 顧 人 株式会社日立製作所 東京都千代田区神田駿河台4丁目6番地

弁理士 小川 勝男 60代 理 人

外1名

恵 一 寒 査 官 近 野

1

1 低域L型LCフィルタの、コンデンサ部とし てコンデンサのみを用い、コイル部として、第1 のコイルと第2のコイルとを直列に接続し、上配 ンデンサとで構成されるRCフイルタにより高い 周波数成分のノイズを阻止する抵抗を並列に接続 した回路を用いたことを特徴とするノイズフイル 夕。

発明の詳細な説明

の特許請求の範囲

〔発明の利用分野〕

本発明はコイルを並列接続した抵抗とコイルと コンデンサとで構成することにより、パルス幅が 狭いがエネルギー密度の高いノイズをも除去でき るノイズフイルタに関する。

〔従来技術〕

従来、ノイズフイルタはコイルとコンデンサに より構成した低域通過型フイルタであるためパル ス幅が狭いノイズが入るとコンデンサとコイルの 値により定まる共振周波数の減衰振動が出力に現 20 われるため、ノイズのエネルギー密度が大きい場 合には大きな電圧の減衰援動が出力に現われノイ ズフイルタとしての機能が発揮できずに、ノイズ フィルタを設置してある装置が誤動作するという 欠点があつた。

〔発明の目的〕

本発明の目的は、パルス幅が狭いがエネルギー 密度が高いノイズが入つても除去できるノイズフ イルタを提供することにある。

〔発明の概要〕

本発明の第1の原理は、パルス幅が狭いノイズ を抵抗とコンデンサの低域フイルタで除去し、装 第1または第2のコイルのいずれか一方に上記コ 5 置が必要なノイズのない電源あるいは信号はコイ ルを通すことであり、第2の原理はフイルタを構 成するコンデンサのリード観等による残留インダ クタンス成分によるノイズの漏れをコイルにより 防ぐことである。

2

10 【発明の実施例】

以下、本発明の第1の実施例を第1図により説 明する。第1図において、1は入力端子、2は出 力端子、3,4はコイル、5は抵抗、6はコンデ ンサを示す。コイル3の値をLo、コイル4の値 15 をLi、抵抗5の値をR、コンデンサ6の値をC、 コンデンサ 8 のリード線等の残留インダクタンス をL、ノイズの最大のパルス幅をta、ノイズ目標 抑制率をαとし、

$$RC < \frac{t_w}{\sigma}, \frac{L}{R} > 10 \cdot t_w$$
(1)

なる様に定数を選べば、twよりも狭いパルス幅の ノイズが入つた時、ノイズによる電流の90%以上 25 が抵抗5を流れ、抵抗5とコンデンサ6から構成 される回路により減衰し、コイル4にはほとんど ノイズ電流が流れないため減衰振動が発生しな い。また、コイル3があることにより、コンデン

(2)

特公 平 1-24448

3

サ 8 に流れるノイズ電流の時間的な変化量が抑えられているため、コンデンサ 8 のリード線等の残留インダクタンスで起こる電圧降下を少くすることができる。他方、パルス幅の大きい信号あるいは直流は、コイル3、コイル4を減衰することな 5 く通過することができる。

以上、述べた様に、本実施例によれば、パルス 幅の狭いノイズが入力されても出力には減衰振動 の少ない十分なノイズ減衰効果を得ることができ る。

第2図に本発明の第2の実施例を示す。第2図において、1は入力端子、2は出力端子、3,3 a,4,4 aはコイル、5,5 aは抵抗、6,6 aはコンデンサを示す。本実施例は第1の実施例を直列接続したものであり、抵抗5の値をR、抵 15 抗5 aの値をRa、コンデンサ8 aの値をCaとした時

RC<RaCa

とすることによりノイズの減衰が大きくとれるこ

とは明白である。また、コンデンサ6のリード線 等の残留インダクタンスによるノイズ電圧降下の 発生量が小さければ、コイル3aをはぶいても良

なお、本実施例は第1の実施例のフィルタを2 つ直列接続したものであるが、3段以上の直列接 続であればそのノイズ抑制効果は増加することは 明白である。

(発明の効果)

10 以上、本発明によれば、フイルタにパルス幅の 狭いノイズが入つても、出力に減衰振動をほとん ど出さなく、装置に誤動作を与えることがなくな る。

図面の簡単な説明

第1図は本発明の一実施例の回路図、第2図は 本発明の他の実施例の回路図である。

1 ······入力端子、2 ······出力端子、3, 4, 3 a, 4 a ······コイル、5, 5 a ·····・抵抗、6, 8 a ······コンデンサ。

オー図



